

Giuseppe Iannaccone

Curriculum Vitae - 21 gennaio 2015

Data e luogo di nascita: 28 aprile 1968, Avellino (AV).
Cittadinanza: Italiana
Residenza e domicilio: Via Giunta Pisano 22, Pisa, Italy
Indirizzo: Dipartimento di Ingegneria dell'Informazione, Università di Pisa, Via Caruso 16, I-56126 Pisa, Italy, tel.: +39 050 2217677, mobile 366 6709149,
e-mail: giuseppe.iannaccone@unipi.it

Esperienza professionale

19 dicembre 2012 – ora

Professore Ordinario nel settore scientifico-disciplinare ING-INF/01 (Elettronica) presso il Dip. Di Ingegneria dell'Informazione dell'Università di Pisa.

1 gennaio 2001-18 dicembre 2012

Professore Associato nel settore scientifico-disciplinare ING-INF/01 (Elettronica) presso la Facoltà di Ingegneria dell'Università di Pisa.

13 maggio 1996 – 31 dicembre 2000:

Ricercatore presso la Facoltà di Ingegneria dell'Università di Pisa (K01X - Elettronica).

2 gennaio 1996 - 13 maggio 1996:

Ricercatore di ruolo CNR - III profilo professionale - presso il Centro Studio per Metodi e Dispositivi per Radiotrasmissioni (CSMDR) del CNR di Pisa.

Educazione

9 maggio 1996: Dottorato di Ricerca in Ingegneria dell'Informazione presso l'Università di Pisa con tesi su "Transport and noise phenomena in quantum effect devices"

11 aprile 1992: Laurea (VO) in Ingegneria Elettronica presso l'Università di Pisa (110/110 e lode)

Sintesi delle attività scientifica, didattica, di servizio, di coordinamento

Attività scientifica:

- Dispositivi nanoelettronici: ideazione di nuovi dispositivi per logica e memoria, modellizzazione e comprensione dei meccanismi di conduzione e del rumore
- Sviluppo di strumenti di Technology CAD per dispositivi elettronici e optoelettronici.
- Studio dei limiti alla scalabilità dei circuiti integrati.
- Progettazione di circuiti analogici e digitali a bassissimo consumo di energia.
- Sviluppo di nuovi sistemi e dispositivi per l'Internet of Things.
- Autore e co-autore di 170 articoli in riviste con comitato di redazione internazionale (di cui 150 articoli in riviste ISI). – disponibili su www.iannaccone.org/articles
- 2400 citazioni per il database ISI Web of Science (h index 24), (2800 citazioni per Scopus, h index 25)
- 101 articoli in atti di congressi internazionali e 6 capitoli di libro.
- 22 presentazioni su invito in congressi internazionali e scuole estive internazionali.

Riconoscimenti

IEEE Fellow for "contributions to modeling of transport and noise in nanoelectronic devices (2014)

Didattica

- Dall'a.a. 2011-2012 a oggi: titolare del corso di Elettronica di Potenza e Controllo per il corso di Laurea Magistrale in Ingegneria Elettronica
- Dall'a.a. 2000-2001 ad oggi: titolare del corso di Elettronica (12 CFU) per il corso di Laurea in Ingegneria delle Telecomunicazioni.
- Dall'a.a. 2003-2004 al 2011-2012 titolare del corso di Infrastrutture Elettroniche per l'Habitat (6 CFU) del corso di Laurea Specialistica in Ingegneria Elettronica.
- A.a. 2001-2002 e 2002-2003: titolare (per supplenza) del corso di Misure Elettroniche I (0.5 annualità) del corso di Laurea in Ingegneria Elettronica (V.O.).
- A.a. 1999-2000: titolare (per supplenza) del corso di Elettronica Industriale (0.5 annualità) per il corso di Diploma Universitario in Ingegneria Meccanica.
- Dal 1996 al 2001: svolgimento di esercitazioni di Elettronica II, Tecnologie e Materiali per l'Elettronica I e II e Optoelettronica I per il corso di Laurea in Ing. Elettronica (V.O.).

Coordinamento e organizzazione di gruppi e progetti di ricerca:

- Coordinatore scientifico di progetti coordinati europei o nazionali:
 - 2 Progetti Europei: NANOTCAD (V Programma Quadro), DEWINT (ESF-VI P.Q.)
 - 1 Progetto PRIN 2004 "Architetture e Modelli Innovativi per NanoMOSFET"
- Responsabile scientifico di unità per progetti coordinati:
 - 9 Progetti Europei:
 - Fin FLASH (VI P.Q.), SINANO (VI P.Q.) [Unità Unipi]
 - PullNano (6FP) Nanosil (7FP), Steeper (7FP), Grade (7FP), ERG (ENIAC JU), E2SG (ENIAC JU), LAB4MEMS (ENIAC JU) [Unità IUNET-Pisa]
 - 1 Progetto PRIN 2001 "Dispositivi Elettronici a singolo elettrone"
- Responsabile di altri 7 progetti di ricerca finanziati da Fondazione Cassa di Risparmio di Pisa; Cassa di Risparmio di Lucca, Pisa, Livorno; ENEL Ricerca; Silvaco International; NXP; Autorità Portuale di Livorno, Dialog Semiconductor

Ruoli di gestione e amministrativi

- Presidente della Commissione Tecnica Brevetti di Ateneo (dal 2014, membro dal 2006)
- Delegato dell'Università di Pisa nell'Assemblea dei soci del Consorzio Interuniversitario Nazionale per la Nanoelettronica IU.NET, di cui è stato uno dei promotori (dal 2005).
- Delegato dell'Università di Pisa nell'Assemblea dei soci del consorzio interuniversitario NetVal (Network per la valorizzazione della ricerca universitaria) (2008-2010).

Attività di peer review, editoriale, in comitati di congressi, revisione tecnica.

- Revisore di proposte di ricerca MIUR (dal 2000), Science Foundation Ireland (2004), Research Grants Council Hong Kong (2005-2015), Austrian Science Foundation (2007), Agence Nationale de la Recherche (2011-2013), Swiss National Science Foundation (2012), Commissione Europea (da 2012), MISE (dal 2013), US Department of Energy (2014).
- Membro del comitato tecnico di programma di 7 congressi internazionali tra cui
 - IEDM International Electron Device Meeting (2007, 2008)
 - ESSDERC European Solid-State Device Research Conference (dal 2004 ad oggi)
 - IMW International Memory Workshop (2005, 2010)
 - IWCE International Workshop on Computational Electronics (2006, 2009, 2010, 2011)
- Attività continuativa di Peer Review per le riviste: IEEE Electron Device Letters, IEEE Transactions on Electron Devices, IEEE Transactions on Nanotechnology, IEEE Microwave Theory and Techniques, Solid State Electronics, Physical Review Letters, Physical Review B, Appl. Phys. Lett., Journal of Applied Physics, Nature.